

KURUM BİLGİLERİ:

Adı Soyadı	Mehmet Cem Dikbaş
Personel Tipi	Akademik
Birim	Mühendislik Fakültesi
Bölüm	Elektrik-Elektronik Mühendisliği
Ana Bilim Dalı	Telekomünikasyon
Kadro Ünvanı	Doktor Öğretim Üyesi

İLETİŞİM BİLGİLERİ:

E Posta Adresi	mehmet.dikbas@giresun.edu.tr
Sabit Telefon	
Faks	
Ofis Bilgisi	Giresun Üniversitesi Mühendislik Fakültesi 4. Kat Güre Mevkii Merkez Giresun
Cep Telefonu	

EĞİTİM BİLGİLERİ:

Doktora	Yıldız Teknik Üniversitesi	Fen Bilimleri Enstitüsü	Elektronik ve Haberleşme Mühendisliği	2016	2022
Yüksek Lisans	Yıldız Teknik Üniversitesi	Fen Bilimleri Enstitüsü	Elektronik ve Haberleşme Mühendisliği	2000	2004
Lisans	Yıldız Teknik Üniversitesi	Elektrik-Elektronik Fakültesi	Elektronik ve Haberleşme Mühendisliği	1995	2000

YAPTIĞI TEZLER:

Doktora	Yıldız Teknik Üniversitesi	Fen Bilimleri Enstitüsü	Elektronik ve Haberleşme Mühendisliği	2022
Yüksek Lisans	Yıldız Teknik Üniversitesi	Fen Bilimleri Enstitüsü	Elektronik ve Haberleşme Mühendisliği	2004
Lisans	Yıldız Teknik Üniversitesi	Elektrik-Elektronik Fakültesi	Elektronik ve Haberleşme Mühendisliği	2000

YABANCI DİLLER:

İngilizce / İyi

ARAŞTIRMA ALANLARI:

Elektrik-Elektronik Mühendisliği
Elektronik
Devre Kuramı
Elektronik Devreler
Haberleşme Elektronik
Mühendislik ve Teknoloji

ÜNİVERSİTELER ARASI KURUL BİLİM ALANI BİLGİLERİ:

WEB OF SCIENCE ARAŞTIRMA ALANLARI:

Active Component
Active Filter
Instrumentation Amplifier
Frequency Dependent Negative Resistor

AKADEMİK ÜNVANLAR / GÖREVLER:

Dr. Öğretim Üyesi	Giresun Üniversitesi, Mühendislik Fakültesi, Elektrik-Elektronik Mühendisliği Bölümü	2023	-
Araştırma Görevlisi	Yıldız Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Bilgisayar Mühendisliği Bölümü	2003	2009

MESLEKİ ve İDARİ DENEYİMLER:

VERDİĞİ DERSLER:

YÖNETİLEN TEZLER:

JÜRİ ÜYELİKLERİ:

SCI,SSCI,AHCI İNDEKSLERİNE GİREN DERGİLERDE YAYINLANAN MAKALELER:

1-Current and Transimpedance Mode Instrumentation Amplifier Using a Single New Active Component Named CDTRA

2-Voltage difference transresistance amplifier and its application: floating FDNR simulator circuit